

Nello Scarabottolo



È nato a Milano il 3 febbraio 1955. Si è laureato in Ingegneria Nucleare (indirizzo Elettronico) presso il Politecnico di Milano il 13 giugno 1980 con la votazione 100/100 e lode.

Dal giugno 1980 al luglio 1983 ha svolto attività di ricerca. Dal 19 settembre 1983 al 13 dicembre 1987 ha prestato servizio presso il Dipartimento di Elettronica del Politecnico di Milano in qualità di ricercatore universitario di ruolo. Dal 14 dicembre 1987 al 31 ottobre 1994 è stato chiamato, quale *professore associato*, sull'insegnamento di "Impianti di elaborazione" presso il Dipartimento di Elettronica del Politecnico di Milano.

Nel 1994, è risultato vincitore del concorso a posti di *professore universitario di ruolo di prima fascia*. Dal 1 novembre 1994 è stato chiamato sull'insegnamento di "Fondamenti di informatica" presso il Dipartimento di Scienze dell'Ingegneria dell'Università degli Studi di Modena, dove svolge le funzioni di segretario del Consiglio di Facoltà. È stato eletto Presidente del

neonato Consiglio di Corso di Diploma Universitario in Ingegneria Informatica e Automatica presso la suddetta Facoltà di Ingegneria, ed è stato poi nominato Coordinatore per il già citato Corso di Diploma nell'ambito del progetto CAMPUS-CRUI.

Dal 1 novembre 1998 si è trasferito al Polo Didattico e di Ricerca di Crema (CR) dell'Università degli Studi di Milano, dove svolge attività didattica nell'ambito dei corsi di laurea e di diploma universitario in Informatica. Presso il Polo di Crema è stato nominato Presidente del Consiglio di Corso di Laurea, Coordinatore per il Corso di Diploma in Informatica nell'ambito del progetto CAMPUS-CRUI, Direttore del Dipartimento di Tecnologie dell'Informazione (costituitosi in data 1.1.2001) e successivamente Presidente del Consiglio di Coordinamento Didattico.

Dal 1.4.2002 all'8 dicembre 2009 è stato Presidente del Nucleo di Valutazione dell'Ateneo.

Nell'ambito delle attività didattiche, ha realizzato 6 libri di testo o consultazione e numerose dispense.

L'attività di ricerca scientifica si riferisce nel suo complesso a vari aspetti delle architetture e delle applicazioni dei sistemi di elaborazione delle informazioni. In particolare, si sono affrontate le seguenti tematiche:

- **sistemi a microprocessore** — sono stati studiati supporti di software di base per sistemi di elaborazione basati su microprocessori, con particolare attenzione alle problematiche di definizione e collaudo di programmi destinati ad applicazioni di controllo in tempo reale in ambiente industriale, e supporti hardware per l'osservazione del comportamento e per la valutazione delle prestazioni dei sistemi a microprocessore;
- **sistemi paralleli e distribuiti** — sono state studiate architetture e le politiche di programmazione e di gestione di sistemi distribuiti di elaborazione, che richiedano un elevato grado di affidabilità e di tolleranza ai guasti, e supporti e tecniche di programmazione di sistemi paralleli lascamente connessi;
- **architetture dedicate** — si sono effettuati studi relativi a nuove architetture di elaborazione, destinate ad una realizzazione mediante circuiti integrati VLSI o WSI, caratterizzate da elevate prestazioni e alto grado di affidabilità e tolleranza ai guasti, e studi relativi a nuovi sistemi per applicazioni di controllo in tempo reale, basati su componenti programmabili di recente introduzione sul mercato.

La suddetta attività di ricerca si è concretizzata in un centinaio di pubblicazioni, fra le quali 14 su riviste internazionali, 3 costituite da capitoli di libri scientifici pubblicati da case editrici internazionali, 51 a congressi internazionali e 3 su riviste nazionali.

La giuria del Concorso Internazionale Seymour Cray 1990 per lavori scientifici sul Supercalcolo ha assegnato il secondo premio al lavoro: "Arrays for digital signal processing functions: fault tolerance and functional reconfiguration".

È stato responsabile di Unità Operativa Locale di ricerca nel Progetto Finalizzato Sistemi Informatici e Calcolo Parallelo del CNR. È stato organizzatore di una proposta di ricerca nell'ambito della *ESPRIT – Parallel Computing Action*, che ha avuto come risultato un contributo CEE al Politecnico per l'acquisto di un calcolatore parallelo a Transputer.

È stato uno dei coordinatori del progetto *ESPRIT ARTS-IP (Advanced Real-Time Signal-Image Processing)* durante il biennio 86-87.

A livello nazionale, ha contribuito ad organizzare vari progetti di ricerca, effettuati sia con finanziamenti Ministeriali 40% che nel quadro di progetti finanziati dal C.N.R.

Dal giugno 1994 al maggio 1995 è stato responsabile scientifico di una collaborazione con *ENEL-CRA* (Centro di Ricerche in Automatica dell'Enel) per la definizione di ambienti di programmazione per strutture di elaborazione distribuite.

È stato componente del *Board of Directors* della *EUROMICRO Society* dal 1991 e *editor-in-chief* della rivista "Journal of System Architecture", North-Holland. È stato componente del Comitato Scientifico della "Rivista di Informatica" dell'AICA (Associazione Italiana per l'informatica e il Calcolo Automatico). È stato componente del Consiglio Direttivo del gruppo di lavoro AEI-TAI (Tecnologie e Applicazioni dell'Informatica).

È stato componente dei comitati di programma o organizzatori di numerosi congressi e workshop internazionali, e referee di riviste quali IEEE Transactions on Reliability, Microprocessing and Microprogramming, Journal of System Architecture, Integrated Computer-Aided Engineering.

È stato General Chairman del congresso Euromicro 1995, Program Chairman del congresso Euromicro 1997, Organising co-Chairman del congresso Euromicro 1999.

Dal novembre 2003 al novembre 2014 ha fatto parte del comitato esecutivo (Execom) del CEPIS (Council of European Professional Informatics Societies) di cui è stato eletto Presidente.

Dal novembre 2004 è componente del Consiglio Direttivo Centrale dell'AICA e dal novembre 2015 Presidente della Sezione Internazionale della stessa AICA.

Dal 2013 è presidente del Comitato Organizzativo per le Olimpiadi Italiane di Informatica, cui partecipa dal 2007.

È stato uno dei coordinatori del progetto IT4PS, realizzato da AICA e CRUI (Conferenza dei Rettori delle Università Italiane) di diffusione dell'uso degli strumenti informatici per la soluzione di problemi specifici dei diversi curricula universitari, ed è uno dei coordinatori del progetto di certificazione ECDL4PS alla capacità di risolvere problemi tipici del triennio delle scuole superiori con l'utilizzo dello strumento foglio elettronico.